

SOLID-STATE IMAGING APPARATUS

Patent number: JP2003219278

Publication date: 2003-07-31

Inventor: SUZUKI YASUHIRO; SUGIYAMA YUKINOBU; MIZUNO SEIICHIRO

Applicant: HAMAMATSU PHOTONICS KK

Classification:

- international: H01L27/146; H04N5/335; H01L27/146; H04N5/335; (IPC1-7): H04N5/335; H01L27/146

- european:

Application number: JP20020011917 20020121

Priority number(s): JP20020011917 20020121

[Report a data error here](#)

Abstract of JP2003219278

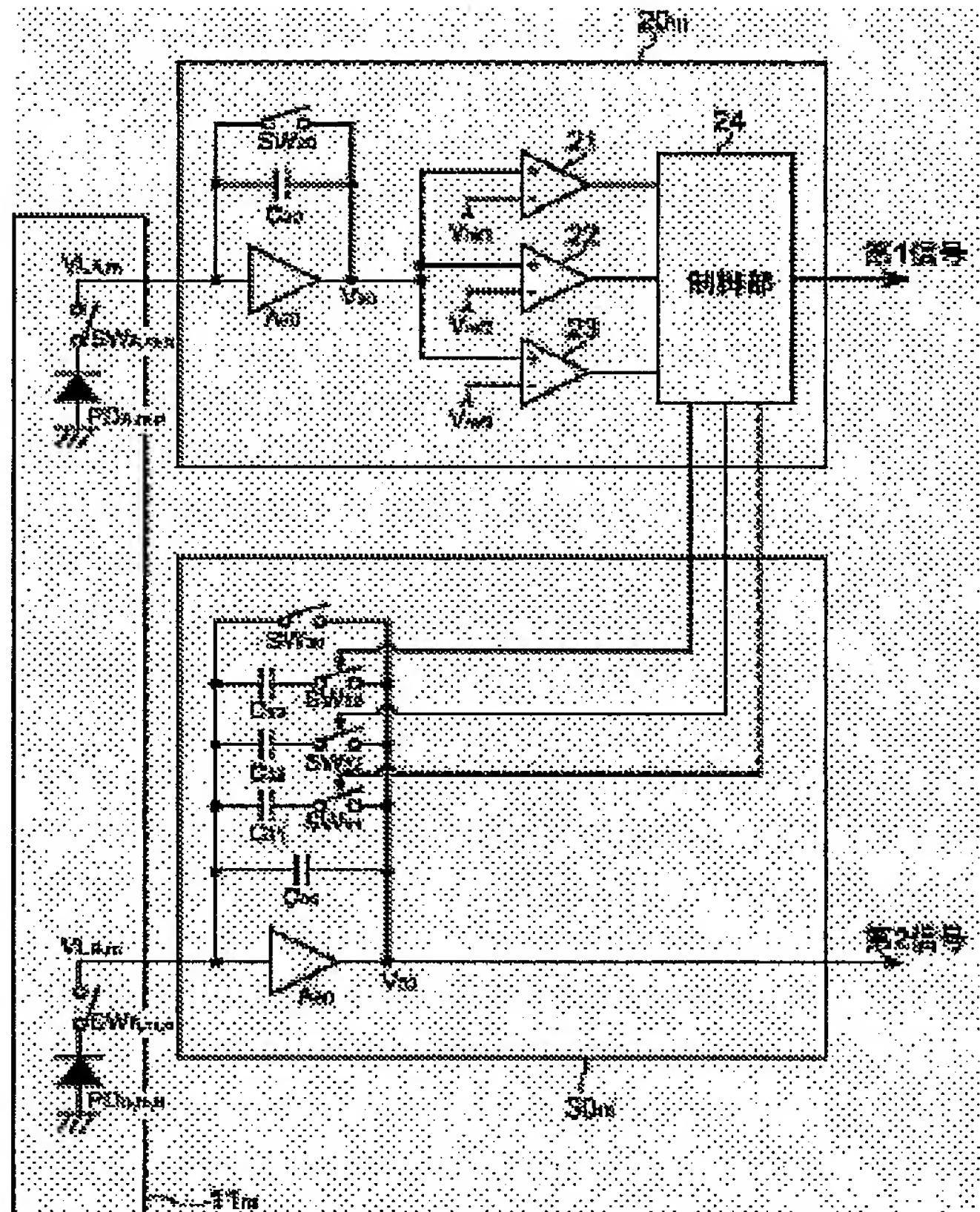
PROBLEM TO BE SOLVED: To provide a solid-state imaging apparatus capable of performing imaging with high accuracy by avoiding both output saturation and desensitization.

SOLUTION: This solid-state imaging device 1 is provided with a light receiving part 10 having the m-th row light receiving area 11<SB>m</SB>(m=1 to M), M first signal processing parts 20<SB>1</SB>to 20M, M second signal processing parts 30<SB>1</SB>to 30M or the like. In the light receiving part 10, a pair of a photodiode PDA for monitoring and a photodiode PDB for image picking up for respectively generating electrical charges of amounts based on incident light intensity are two-dimensionally arranged in M rows and N columns. An electrical charge

QA,<SB>m</SB>,<SB>n</SB>that occur in the photodiode

PDA,<SB>m</SB>,<SB>n</SB>for monitoring is detected by the first signal processing part 20<SB>m</SB>S, and an opened/closed state of each of switches SW<SB>31</SB>to SW<SB>33</SB>of the second signal processing part 30<SB>m</SB>is set on the basis of the detection results.

COPYRIGHT: (C)2003,JPO



(19) 日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2003-219278

(P2003-219278A)

(43) 公開日 平成15年7月31日 (2003.7.31)

(51) Int.Cl.⁷H 04 N 5/335
H 01 L 27/146

識別記号

F I

H 04 N 5/335
H 01 L 27/14

テマコード(参考)

P 4 M 1 1 8
A 5 C 0 2 4

審査請求 未請求 請求項の数 6 O L (全 11 頁)

(21) 出願番号 特願2002-11917(P2002-11917)

(22) 出願日 平成14年1月21日 (2002.1.21)

(71) 出願人 000236436

浜松ホトニクス株式会社

静岡県浜松市市野町1126番地の1

(72) 発明者 鈴木 保博

静岡県浜松市市野町1126番地の1 浜松ホ
トニクス株式会社内

(72) 発明者 杉山 行信

静岡県浜松市市野町1126番地の1 浜松ホ
トニクス株式会社内

(74) 代理人 100088155

弁理士 長谷川 芳樹 (外3名)

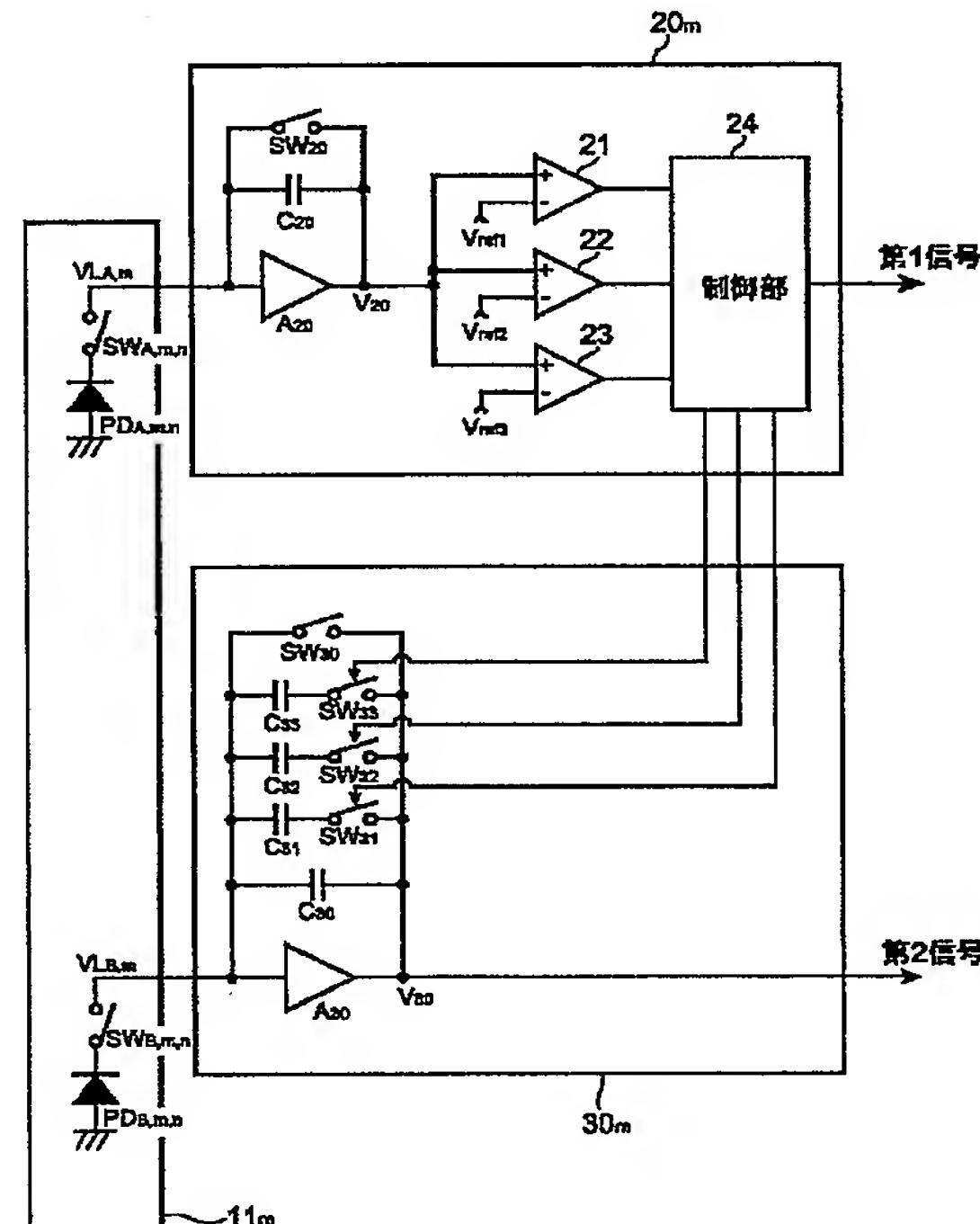
最終頁に続く

(54) 【発明の名称】 固体撮像装置

(57) 【要約】

【課題】 出力飽和および感度低下の双方を回避して高精度の撮像を行うことができる固体撮像装置を提供する。

【解決手段】 固体撮像装置1は、第m行受光領域11_m (m=1~M) を有する受光部10、M個の第1信号処理部20₁~20_MおよびM個の第2信号処理部30₁~30_M等を備えている。受光部10は、入射光強度に応じた量の電荷を各々発生するモニタ用フォトダイオードPDAおよび撮像用フォトダイオードPDBの対がM行N列に2次元配列されたものである。モニタ用フォトダイオードPDA_{m,n}で発生した電荷Q_{A,m,n}が第1信号処理部20_mにより検出され、その検出結果に基づいて第2信号処理部30_mのスイッチSW31~SW33それぞれの開閉状態が設定される。



【特許請求の範囲】

【請求項 1】 入射光強度に応じた量の電荷を各々発生する複数の撮像用フォトダイオードおよびモニタ用フォトダイオードを有する受光部と、
前記モニタ用フォトダイオードで発生した電荷の量を検出し、その検出結果を表す第 1 信号を出力する第 1 信号処理部と、
前記第 1 信号処理部より出力される前記第 1 信号に基づいて容量値が設定される可変容量部を有し、前記撮像用フォトダイオードで発生した電荷を前記可変容量部に蓄積し、その蓄積した電荷の量を表す第 2 信号を出力する第 2 信号処理部と、
を備えることを特徴とする固体撮像装置。

【請求項 2】 前記撮像用フォトダイオードが M 行 N 列 ($M \geq 2$ 、 $N \geq 2$) に 2 次元配列されており、
2 次元配列された前記撮像用フォトダイオードの各行に
対応して前記第 2 信号処理部が設けられている、
ことを特徴とする請求項 1 記載の固体撮像装置。

【請求項 3】 2 次元配列された前記撮像用フォトダイオードの各行に対応して前記モニタ用フォトダイオードおよび前記第 1 信号処理部それぞれが設けられていることを特徴とする請求項 2 記載の固体撮像装置。

【請求項 4】 前記撮像用フォトダイオードに対して 1 対 1 に対応して前記モニタ用フォトダイオードが設けられていることを特徴とする請求項 2 記載の固体撮像装置。

【請求項 5】 前記撮像用フォトダイオードに対して多対 1 に対応して前記モニタ用フォトダイオードが設けられていることを特徴とする請求項 2 記載の固体撮像装置。

【請求項 6】 前記受光部の第 $(n + 1)$ 列の前記モニタ用フォトダイオードで発生した電荷を前記第 1 信号処理部が処理する期間と、前記受光部の第 n 列の前記撮像用フォトダイオードで発生した電荷を前記第 2 信号処理部が処理する期間とは、少なくとも一部が重なっている、
ことを特徴とする請求項 2 記載の固体撮像装置 (ただし、 n は 1 以上 ($N - 1$) 以下の各整数)。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は、入射光を撮像する固体撮像装置に関するものである。

【0002】

【従来の技術】 固体撮像装置は、複数のフォトダイオードを有する受光部と、電荷を蓄積する容量素子を有する信号処理部とを有している。このような固体撮像装置では、各フォトダイオードへの入射光の強度に応じた量の電荷が該フォトダイオードで発生し、その電荷が信号処理部の容量素子に蓄積され、その蓄積された電荷の量に応じた電圧値が信号処理部より出力される。そして、この電圧値に基づいて各フォトダイオードへの入射光の強

度が求められて、これにより受光部へ入射する光の像が得られる。

【0003】

【発明が解決しようとする課題】 しかしながら、上記の従来の固体撮像装置では、信号処理部の容量素子が蓄積し得る電荷の量に限界がある。このことから、この限界を超える電荷を発生させるような高強度の光がフォトダイオードに入射した場合には、信号処理部より出力される電圧値が飽和してしまい、入射光強度の正確な測定 (すなわち正確な撮像) ができない。

【0004】 このような飽和が発生しないようにするには、信号処理部の容量素子の容量値を大きくすればよい。しかし、その場合には、低強度の光がフォトダイオードに入射した場合に、入射光強度の検出感度が低くなる。

【0005】 また、信号処理部が容量値可変の可変容量部を有するものとして、フォトダイオードへの入射光の強度に応じて、該容量値を適切に設定することが考えられる。すなわち、入射光強度が高いときには、容量値を大きく設定することで、信号処理部より出力される電圧値が飽和することを回避することができる。一方、入射光強度が低いときには、容量値を小さく設定することで、入射光強度の検出感度の低下を回避することができる。

【0006】 しかし、信号処理部が可変容量部を有するものである場合であっても、設定された容量値によっては、高強度の光がフォトダイオードに入射した場合には信号処理部より出力される電圧値が飽和することがあり、或いは、低強度の光がフォトダイオードに入射した場合には入射光強度の検出感度が低くなることがある。また、受光部へ入射する光の分布における最大強度と最小強度との比が大きいときには、受光部上の画素によつては、信号処理部より出力される電圧値は飽和することがあり、或いは、入射光強度の検出感度が低くなることがある。

【0007】 本発明は、上記問題点を解消する為になされたものであり、出力飽和および感度低下の双方を回避して高精度の撮像を行うことができる固体撮像装置を提供することを目的とする。

【0008】

【課題を解決するための手段】 本発明に係る固体撮像装置は、(1) 入射光強度に応じた量の電荷を各々発生する複数の撮像用フォトダイオードおよびモニタ用フォトダイオードを有する受光部と、(2) モニタ用フォトダイオードで発生した電荷の量を検出し、その検出結果を表す第 1 信号を出力する第 1 信号処理部と、(3) 第 1 信号処理部より出力される第 1 信号に基づいて容量値が設定される可変容量部を有し、撮像用フォトダイオードで発生した電荷を可変容量部に蓄積し、その蓄積した電荷の量を表す第 2 信号を出力する第 2 信号処理部と、を備える

ことを特徴とする。

【0009】この固体撮像装置の受光部は、入射光強度に応じた量の電荷を各々発生する複数の撮像用フォトダイオードおよびモニタ用フォトダイオードを有している。モニタ用フォトダイオードで発生した電荷の量は第1信号処理部により検出され、その検出結果を表す第1信号が第1信号処理部より出力され、この第1信号処理部より出力された第1信号に基づいて第2信号処理部の可変容量部の容量値が設定される。そして、撮像用フォトダイオードで発生した電荷は第2信号処理部の可変容量部に蓄積され、その蓄積された電荷の量を表す第2信号が第2信号処理部より出力される。このように、第2信号処理部の可変容量部の容量値が入射光強度に応じて適切に設定されるので、高強度の光が入射した場合であっても、第2信号処理部より出力される電圧値の飽和が回避され、また、低強度の光が入射した場合であっても、入射光強度の検出感度の低下が回避され得る。

【0010】本発明に係る固体撮像装置は、複数の撮像用フォトダイオードが1次元配列されたものであってもよいし、また、撮像用フォトダイオードがM行N列($M \geq 2, N \geq 2$)に2次元配列されていて、2次元配列された撮像用フォトダイオードの各行に対応して第2信号処理部が設けられているのが好適である。さらに、2次元配列された撮像用フォトダイオードの各行に対応してモニタ用フォトダイオードおよび第1信号処理部それぞれが設けられているのも好適である。この場合には、固体撮像装置は、入射した光の2次元像を撮像することができる。また、2次元配列された撮像用フォトダイオードの各行に対応して第2信号処理部が設けられているようすれば、固体撮像装置を半導体基板上に集積化する上で好適である。

【0011】本発明に係る固体撮像装置は、撮像用フォトダイオードに対して1対1に対応してモニタ用フォトダイオードが設けられているのが好適であり、或いは、撮像用フォトダイオードに対して多対1に対応してモニタ用フォトダイオードが設けられているのも好適である。前者の場合には、受光部へ入射する光の分布が画素位置に応じて急峻に変化するあっても、出力飽和および感度低下の双方を回避して高精度の撮像を行うことができる。一方、後者の場合には、受光部の面積を小さくすることができ、或いは、受光部の画素数を多くすることができる。

【0012】本発明に係る固体撮像装置は、受光部の第($n+1$)列のモニタ用フォトダイオードで発生した電荷を第1信号処理部が処理する期間と、受光部の第n列の撮像用フォトダイオードで発生した電荷を第2信号処理部が処理する期間とは、少なくとも一部が重なっているのが好適である。ただし、nは1以上($N-1$)以下の各整数である。この場合には、第1信号処理部および第2信号処理部それぞれの処理が並列的に行われる。このよ

うな並列処理が行われることにより、受光面上の全ての画素について入射光強度を検出する時間が短縮され、単位時間当たりに撮像することができるフレーム数すなわちフレームレートが向上する。

【0013】

【発明の実施の形態】以下、添付図面を参照して本発明の実施の形態を詳細に説明する。なお、図面の説明において同一の要素には同一の符号を付し、重複する説明を省略する。

【0014】図1は、本実施形態に係る固体撮像装置1の全体構成図である。また、図2は、本実施形態に係る固体撮像装置1の一部構成図である。これらの図に示される固体撮像装置1は、受光部10、M個の第1信号処理部20₁～20_M、M個の第2信号処理部30₁～30_M、A/D変換部40およびタイミング制御部50を備えている。図2には、受光部10のうちの第m行受光領域11_m、ならびに、これに対応する第1信号処理部20_mおよび第2信号処理部30_mが示されている。ただし、Mは2以上の整数であり、mは1以上M以下の任意の整数である。

【0015】受光部10は、入射光強度に応じた量の電荷を各々発生するモニタ用フォトダイオードPDAおよび撮像用フォトダイオードPDBの対がM行N列に2次元配列されたものである。以下では、第m行第n列に位置するモニタ用フォトダイオードPDAをPDA_{m,n}と記し、第m行第n列に位置する撮像用フォトダイオードPDBをPDB_{m,n}と記す。また、受光部10のうち第m行にあるN対のモニタ用フォトダイオードPDA_{m,n}および撮像用フォトダイオードPDB_{m,n}を含む受光領域を第m行受光領域11_mと呼ぶ。ただし、Nは2以上の整数であり、nは1以上N以下の任意の整数である。

【0016】各モニタ用フォトダイオードPDA_{m,n}は、各々に対応して設けられているスイッチSWA_{m,n}を介して、第1信号処理部20_mに接続されている。各スイッチSWA_{m,n}は、タイミング制御部50から出力される制御信号に基づいて開閉し、閉じているときに、モニタ用フォトダイオードPDA_{m,n}で発生した電荷を第1信号処理部20_mへ送る。各第1信号処理部20_mは、モニタ用フォトダイオードPDA_{m,n}で発生した電荷の量を検出し、その検出結果を表す第1信号を出力する。また、各第1信号処理部20_mの出力端子は、各々に対応して設けられているスイッチSWA_mに接続されている。各スイッチSWA_mは、タイミング制御部50から出力される制御信号に基づいて開閉する。

【0017】各撮像用フォトダイオードPDB_{m,n}は、各々に対応して設けられているスイッチSWB_{m,n}を介して、第2信号処理部30_mに接続されている。各スイッチSWB_{m,n}は、タイミング制御部50から出力される制御信号に基づいて開閉し、閉じているときに、撮像用フォトダイオードPDB_{m,n}で発生した電荷を第2信

号処理部30mへ送る。各第2信号処理部30mは、第1信号処理部20mより出力される第1信号に基づいて容量値が設定される可変容量部を有しており、撮像用フォトダイオードPDB,m,nで発生した電荷を該可変容量部に蓄積し、その蓄積した電荷の量を表す第2信号を出力する。また、各第2信号処理部30mの出力端子は、各自に対応して設けられているスイッチSWB,mを介して、A/D変換部40に接続されている。各スイッチSWB,mは、タイミング制御部50から出力される制御信号に基づいて開閉し、閉じているときに、第2信号処理部30mから出力された第2信号をA/D変換部40へ送る。

【0018】A/D変換部40は、各第1信号処理部20mより出力されスイッチSWA,mを介して到達した第1信号を入力するとともに、各第2信号処理部30mより出力されスイッチSWB,mを介して到達した第2信号を入力する。そして、A/D変換部40は、第2信号の値(アナログ値)をデジタル値に変換し、そのデジタル値の各ビットを第1信号の値に応じてシフトして、そのビットシフトしたデジタル値を出力する。タイミング制御部50は、各スイッチSWA,m,n、各スイッチSWA,m、各スイッチSWB,m,nおよび各スイッチSWB,mそれぞれの開閉動作を制御するとともに、各第1信号処理部20m、各第2信号処理部30mおよびA/D変換部40それぞれの動作を制御する。

【0019】図3は、本実施形態に係る固体撮像装置1の受光部10における各フォトダイオードの配置の説明図である。この図には、受光部10におけるM×N個の画素のうち、第m行第n列、第m行第(n+1)列、第(m+1)行第n列および第(m+1)行第(n+1)列それぞれの画素が示されている。各画素におけるモニタ用フォトダイオードPDAおよび撮像用フォトダイオードPDBそれについては、光に対して感応する領域の形状の例が具体的に示されている。また、各画素におけるスイッチSWAおよびSWB、各スイッチの開閉を制御する制御信号を伝える制御ラインCL_AおよびCL_B、ならびに、各フォトダイオードで発生した電荷を伝えるビデオラインVL_AおよびVL_Bそれについては、模式的に示されている。

【0020】各制御ラインCL_{A,n}は、タイミング制御部50より出力される制御信号を、第n列にあるM個のスイッチSWA,1,n～SWA,N,nそれぞれへ送るものである。各制御ラインCL_{B,n}は、タイミング制御部50より出力される制御信号を、第n列にあるM個のスイッチSWB,1,n～SWB,N,nそれぞれへ送るものである。

【0021】各ビデオラインVL_{A,m}は、第m行にあるN個のスイッチSWA,m,1～SWA,m,Nそれぞれと接続されており、第m行にあるN個のモニタ用フォトダイオードPDA,m,1～PDA,m,Nそれぞれで発生した電荷を順次に第1信号処理部20mへ送るものである。各ビデオラ

インVL_{B,m}は、第m行にあるN個のスイッチSWB,m,1～SWB,m,Nそれぞれと接続されており、第m行にあるN個の撮像用フォトダイオードPDB,m,1～PDB,m,Nそれぞれで発生した電荷を順次に第2信号処理部30mへ送るものである。

【0022】受光部10上の第m行第n列に位置する画素には、1対のモニタ用フォトダイオードPDA,m,nおよび撮像用フォトダイオードPDB,m,nが設けられている。モニタ用フォトダイオードPDA,m,nの感応領域の形状は略矩形であり、撮像用フォトダイオードPDB,m,nの感応領域の形状は略L字形である。そして、両者を併せた全体の形状は略矩形となっている。

【0023】図4は、本実施形態に係る固体撮像装置1の第1信号処理部20mおよび第2信号処理部30mそれぞれの回路図である。

【0024】各第1信号処理部20mは、アンプA₂₀、コンデンサC₂₀、スイッチSW₂₀、コンパレータ21～23および制御部24を有している。アンプA₂₀の入力端子はビデオラインVL_{A,m}に接続されており、アンプA₂₀の入力端子と出力端子との間にコンデンサC₂₀およびスイッチSW₂₀が並列的に設けられている。アンプA₂₀、コンデンサC₂₀およびスイッチSW₂₀は積分回路を構成している。すなわち、この積分回路は、タイミング制御部50より出力される制御信号により制御されてスイッチSW₂₀が開いているときに、ビデオラインVL_{A,m}を経て送られて来た電荷をコンデンサC₂₀に蓄積し、その蓄積した電荷の量に応じた電圧値V₂₀をアンプA₂₀の出力端子より出力する。また、スイッチSW₂₀が閉じることにより、コンデンサC₂₀に蓄積されていた電荷を放電して、アンプA₂₀の出力端子より出力する電圧値を初期化する。

【0025】各第1信号処理部20m内の3つのコンパレータ21～23それぞれの非反転入力端子がアンプA₂₀の出力端子に接続されている。コンパレータ21の反転入力端子には一定の参照電圧V_{ref1}が入力している。コンパレータ22の反転入力端子には一定の参照電圧V_{ref2}が入力している。コンパレータ23の反転入力端子には一定の参照電圧V_{ref3}が入力している。コンパレータ21～23それぞれは、反転入力端子および非反転入力端子それぞれに入力した電圧値を大小比較し、その比較結果を示す論理値を出力端子より出力する。参照電圧V_{ref1}～V_{ref3}それぞれの値は互いに異なっている。制御部24は、これら3つのコンパレータ21～23それぞれの出力端子より出力された論理値を入力し、その論理値に応じた第1信号を出力する。

【0026】各第2信号処理部30mは、アンプA₃₀、コンデンサC₃₀～C₃₃およびスイッチSW₃₀～SW₃₃を有している。アンプA₃₀の入力端子はビデオラインVL_{B,m}に接続されている。アンプA₃₀の入力端子と出力端子との間には、コンデンサC₃₀、スイッチSW₃₀、直列

接続されたコンデンサ C_{31} およびスイッチ SW_{31} 、直列接続されたコンデンサ C_{32} およびスイッチ SW_{32} 、ならびに、直列接続されたコンデンサ C_{33} およびスイッチ SW_{33} が並列的に設けられている。スイッチ $SW_{31} \sim SW_{33}$ それぞれは、第1信号処理部 20_m により出力される第1信号に基づいて開閉する。すなわち、コンデンサ $C_{30} \sim C_{33}$ およびスイッチ $SW_{31} \sim SW_{33}$ は、第1信号処理部 20_m により出力される第1信号に基づいて容量値が設定される可変容量部を構成している。スイッチ SW_{30} は、タイミング制御部 50 により出力される制御信号により制御されて開閉する。

【0027】各第2信号処理部 30_m は積分回路を構成している。すなわち、この積分回路は、スイッチ SW_{30} が開いているときに、ビデオライン $V_{LB,m}$ を経て送られて来た電荷を可変容量部に蓄積し、その蓄積した電荷の量に応じた電圧値 V_{30} をアンプ A_{30} の出力端子より出力する。また、スイッチ SW_{30} が閉じることにより、可変容量部に蓄積されていた電荷を放電して、アンプ A_{30} の出力端子より出力する電圧値を初期化する。

【0028】コンデンサ C_{20} および $C_{30} \sim C_{33}$ それぞれの容量値、ならびに、参照電圧 $V_{ref1} \sim V_{ref3}$ それぞれの値は、

【数1】

$$\begin{aligned} C_{20} &= 8C (S_A / S_B) & \cdots (1a) \\ C_{30} &= C & \cdots (1b) \\ C_{31} &= C & \cdots (1c) \\ C_{32} &= 2C & \cdots (1d) \\ C_{33} &= 4C & \cdots (1e) \\ V_{ref1} &= V_{sat} / 2 & \cdots (1f) \\ V_{ref2} &= V_{sat} / 4 & \cdots (1g) \\ V_{ref3} &= V_{sat} / 8 & \cdots (1h) \end{aligned}$$

なる関係式を満たす。ここで、 C は一定値であり、 V_{sat} も一定値である。 S_A は各モニタ用フォトダイオード $PD_{A,m,n}$ の感応部の面積であり、 S_B は各撮像用フォトダイオード $PD_{B,m,n}$ の感応部の面積である。

【0029】また、一定時間にモニタ用フォトダイオード $PD_{A,m,n}$ で発生する電荷の量を $Q_{A,m,n}$ とし、該一定時間に撮像用フォトダイオード $PD_{B,m,n}$ で発生する電荷の量を $Q_{B,m,n}$ とする。一般にフォトダイオードで発生する電荷の量は感応部の面積に比例するから、モニタ用フォトダイオード $PD_{A,m,n}$ および撮像用フォトダイオード $PD_{B,m,n}$ それぞれに同一強度の光が入射したと

$$C \cdot V_{sat} \leq Q_{B,m,n} < 2C \cdot V_{sat} \quad \cdots (7)$$

なる範囲にある。したがって、第2信号処理部 30_m により出力される第2信号の値 V_{30} ($= Q_{B,m,n} / 2C$)

$$V_{sat} / 2 \leq V_{30} < V_{sat} \quad \cdots (8)$$

なる範囲にある。

【0034】アンプ A_{20} により出力される電圧値 V_{20} が $V_{sat} / 4$ 以上 $V_{sat} / 2$ 未満 (上記(4c)式) であれば、制御部 24 により、スイッチ SW_{31} および SW_{32} が開かれて、可変容量部の容量値は $2C$ ($= C_{30} + C_{31}$) とされる。このとき、上記(1c)式、(2)式、(3)式および(4c)式より、第2信号処理部 30_m に入力する電荷の量 $Q_{B,m,n}$ は、

すると、

【数2】

$$Q_{A,m,n} / Q_{B,m,n} = S_A / S_B \quad \cdots (2)$$

なる関係式が成り立つ。

【0030】各第1信号処理部 20_m において、モニタ用フォトダイオード $PD_{A,m,n}$ で発生してコンデンサ C_{20} に蓄積される電荷の量 $Q_{A,m,n}$ に応じて、アンプ A_{20} の出力端子より出力される電圧値 V_{20} は、

【数3】

$$V_{20} = Q_{A,m,n} / C_{20} \quad \cdots (3)$$

なる式で表される。

【0031】そして、この電圧値 V_{20} は、3つのコンパレータ $21 \sim 23$ によりレベルが判定されて、

【数4】

$$V_{20} < V_{sat} / 8 \quad \cdots (4a)$$

$$V_{sat} / 8 \leq V_{20} < V_{sat} / 4 \quad \cdots (4b)$$

$$V_{sat} / 4 \leq V_{20} < V_{sat} / 2 \quad \cdots (4c)$$

$$V_{sat} / 2 \leq V_{20} \quad \cdots (4d)$$

の何れの範囲内であるかが判定される。

【0032】アンプ A_{20} により出力される電圧値 V_{20} が $V_{sat} / 8$ 未満 (上記(4a)式) であれば、制御部 24 により、スイッチ $SW_{31} \sim SW_{33}$ の全てが閉かれて、可変容量部の容量値は C ($= C_{30}$) とされる。このとき、上記(1a)式、(2)式、(3)式および(4a)式より、第2信号処理部 30_m に入力する電荷の量 $Q_{B,m,n}$ は、

【数5】

$$Q_{B,m,n} < C \cdot V_{sat} \quad \cdots (5)$$

なる範囲にある。したがって、第2信号処理部 30_m により出力される第2信号の値 V_{30} ($= Q_{B,m,n} / 2C$) は、

【数6】

$$V_{30} < V_{sat} \quad \cdots (6)$$

なる範囲にある。

【0033】アンプ A_{20} により出力される電圧値 V_{20} が $V_{sat} / 8$ 以上 $V_{sat} / 4$ 未満 (上記(4b)式) であれば、制御部 24 により、スイッチ SW_{31} が閉じられスイッチ SW_{32} および SW_{33} が開かれて、可変容量部の容量値は $2C$ ($= C_{30} + C_{31}$) とされる。このとき、上記(1b)式、(2)式、(3)式および(4b)式より、第2信号処理部 30_m に入力する電荷の量 $Q_{B,m,n}$ は、

【数7】

$$C \cdot V_{sat} \leq Q_{B,m,n} < 2C \cdot V_{sat} \quad \cdots (7)$$

は、

【数8】

$$V_{sat} / 2 \leq V_{30} < V_{sat} \quad \cdots (8)$$

れスイッチ SW_{33} が開かれて、可変容量部の容量値は $4C$ ($= C_{30} + C_{31} + C_{32}$) とされる。このとき、上記(1c)式、(2)式、(3)式および(4c)式より、第2信号処理部 30_m に入力する電荷の量 $Q_{B,m,n}$ は、

【数9】

$$2C \cdot V_{sat} \leq Q_{B,m,n} < 4C \cdot V_{sat} \quad \dots (9)$$

なる範囲にある。したがって、第2信号処理部30mより出力される第2信号の値 V_{30} ($= Q_{B,m,n} / 4C$) は、上記(8)式で表される範囲にある。

【0035】アンプA20より出力される電圧値 V_{20} が $V_{sat} / 2$ 以上 (上記(4d)式) であれば、制御部24により、スイッチSW31～SW33の全てが閉じられて、可変

$$4C \cdot V_{sat} \leq Q_{B,m,n} < 8C \cdot V_{sat} \quad \dots (10)$$

なる範囲にある。したがって、第2信号処理部30mより出力される第2信号の値 V_{30} ($= Q_{B,m,n} / 8C$) は、上記(8)式で表される範囲にある。

【0036】そして、A/D変換部40は、第2信号処理部30mより出力される第2信号の値 V_{30} をデジタル値に変換する。電圧値 V_{20} が $V_{sat} / 8$ 未満 (上記(4a)式) であれば、A/D変換部40は、変換したデジタル値をそのまま出力する。電圧値 V_{20} が $V_{sat} / 8$ 以上 $V_{sat} / 4$ 未満 (上記(4b)式) であれば、A/D変換部40は、変換したデジタル値を1ビット分だけ上位にシフトして、そのビットシフトしたデジタル値を出力する。電圧値 V_{20} が $V_{sat} / 4$ 以上 $V_{sat} / 2$ 未満 (上記(4c)式) であれば、A/D変換部40は、変換したデジタル値を2ビット分だけ上位にシフトして、そのビットシフトしたデジタル値を出力する。電圧値 V_{20} が $V_{sat} / 2$ 以上 (上記(4d)式) であれば、A/D変換部40は、変換したデジタル値を3ビット分だけ上位にシフトして、そのビットシフトしたデジタル値を出力する。

【0037】以上のように、受光部10上にM行N列に配列された各画素について、該画素のモニタ用フォトダイオード $PD_{A,m,n}$ で発生した電荷 QA,m,n が第1信号処理部20mにより検出される。その検出結果を表す第1信号が第1信号処理部20mより出力され、この第1信号に基づいて第2信号処理部30mの可変容量部の容量値が設定される。そして、該画素の撮像用フォトダイオード $PD_{B,m,n}$ で発生した電荷 QB,m,n が第2信号処理部30mの可変容量部に蓄積され、その蓄積された電荷の量を表す第2信号が第2信号処理部30mより出力される。このとき、電荷 QA,m,n に応じて (すなわち、電荷 QB,m,n に応じて) 、第2信号処理部30mの可変容量部の容量値が適切に設定される。

【0038】したがって、高強度の光が撮像用フォトダイオード $PD_{B,m,n}$ に入射した場合であっても、第2信号処理部30mより出力される電圧値の飽和が回避され、また、低強度の光が撮像用フォトダイオード $PD_{B,m,n}$ に入射した場合であっても、入射光強度の検出感度の低下が回避され得る。さらに、受光部10へ入射する光の分布における最大強度と最小強度との比が大きいときであっても、受光部10上の全ての画素について出力飽和および感度低下の双方が回避され得る。

容量部の容量値は $8C$ ($= C_{30} + C_{31} + C_{32} + C_{33}$) とされる。このとき、上記(1d)式、(2)式、(3)式および(4d)式より、第2信号処理部30mに入力する電荷の量 $Q_{B,m,n}$ は、

【数10】

$$4C \cdot V_{sat} \leq Q_{B,m,n} < 8C \cdot V_{sat} \quad \dots (10)$$

【0039】次に、本実施形態に係る固体撮像装置1の動作タイミングについて説明する。図5は、本実施形態に係る固体撮像装置1の動作を説明するタイミングチャートである。この図には、第m行受光領域11mにあるモニタ用フォトダイオード $PD_{A,m,n}$ からビデオライン $V_{LA,m}$ へ出力される電荷量、第1信号処理部20mから出力される第1信号の値、第m行受光領域11mにある撮像用フォトダイオード $PD_{B,m,n}$ からビデオライン $V_{LB,m}$ へ出力される電荷量、第2信号処理部30mから出力される第2信号の値、および、A/D変換部40から出力されるデジタル値、それぞれの出力タイミングが示されている。なお、以下に説明する固体撮像装置1の動作は、タイミング制御部50による制御の下に行われるものである。

【0040】時刻 $t_{n,1}$ 以前に、各第1信号処理部20mのスイッチSW20が一旦閉じることにより各第1信号処理部20mの出力が初期化され、その後にスイッチSW20が開く。また、各第2信号処理部30mのスイッチSW30が一旦閉じることにより各第2信号処理部30mの出力が初期化され、その後にスイッチSW30が開く。

【0041】受光部10の第 $(n+1)$ 列にあるM個のスイッチ $SW_{A,1,n+1} \sim SW_{A,M,n+1}$ は、時刻 $t_{n,1}$ に閉じ、この時刻 $t_{n,1}$ より一定時間経過後の時刻 $t_{n,2}$ に開く。また、受光部10の第n列にあるM個のスイッチ $SW_{B,1,n} \sim SW_{B,M,n}$ は、時刻 $t_{n,1}$ に閉じ、時刻 $t_{n,2}$ に開く。

【0042】この時刻 $t_{n,1}$ から時刻 $t_{n,2}$ までの期間に、受光部10の第 $(n+1)$ 列にあるモニタ用フォトダイオード $SW_{A,1,n+1}$ で発生した電荷 $QA,n,n+1$ は、ビデオライン $V_{LA,m}$ を経て第1信号処理部20mに入力し、コンデンサ C_{20} に蓄積される。第1信号処理部20mでは、このコンデンサ C_{20} に蓄積された電荷の量に応じた電圧値 V_{20} がアンプA20より出力され、その電圧値 V_{20} のレベルがコンパレータ21～23により判定され、その判定結果が制御部24に入力され記憶される。

【0043】また、この時刻 $t_{n,1}$ から時刻 $t_{n,2}$ までの期間に、受光部10の第n列にある撮像用フォトダイオード $SW_{B,n}$ で発生した電荷 QB,n,n は、ビデオライン $V_{LB,m}$ を経て第2信号処理部30mに入力し、可変容量部に蓄積される。なお、可変容量部の容量値は、時刻 t

$t_{n-2} \sim t_{n,2}$ までの期間に適切に設定されている。第2信号処理部30_mでは、この可変容量部に蓄積された電荷の量に応じた電圧値V₃₀がアンプA₃₀より出力される。

【0044】また、この時刻t_{n,1}から時刻t_{n,2}までの期間に、スイッチSW_{B,1}～SW_{B,M}それぞれが順次に閉じて、第2信号処理部30₁～30_Mそれぞれより出力された電圧値V₃₀（第n列の各画素に対応するもの）が順次にA/D変換部40に入力する。また、スイッチSW_{A,1}～SW_{A,M}それぞれが順次に閉じて、第1信号処理部20₁～20_Mそれぞれより出力された第1信号（第n列の各画素に対応するもの）が順次にA/D変換部40に入力する。そして、A/D変換部40において、第2信号処理部30₁～30_Mそれぞれより出力された電圧値V₃₀はデジタル値に変換され、そのデジタル値は第1信号に基づいて必要に応じてビットシフトされる。そして、第n列のM個の画素それぞれについて、そのビットシフトされたデジタル値がA/D変換部40より出力される。

【0045】さらに、時刻t_{n,2}から時刻t_{n+1,1}までの期間に、その前の時刻t_{n,1}から時刻t_{n,2}までの期間に第1信号処理部20_mの制御部24に記憶されていた判定結果（すなわち、第(n+1)列にあるモニタ用フォトダイオードSW_{A,m,n+1}で発生した電荷Q_{A,m,n+1}のレベル）に基づいて、第1信号処理部20_mの制御部24より第1信号が出力される。そして、この第1信号に基づいて、第2信号処理部30_mの可変容量部の容量値が設定される。その後、時刻t_{n+1,1}から時刻t_{n+1,2}までの期間に、受光部10の第(n+1)列にある撮像用フォトダイオードSW_{B,m,n+1}で発生した電荷Q_{B,m,n+1}は、ビデオラインV_{L,A,m}を経て第2信号処理部30_mに入力して可変容量部に蓄積され、この可変容量部に蓄積された電荷の量に応じた電圧値V₃₀がアンプA₃₀より出力される。

【0046】以上のように、受光部10の第(n+1)列にあるモニタ用フォトダイオードSW_{A,m,n+1}で発生した電荷Q_{A,m,n+1}が第1信号処理部20_mにおいて処理されている期間と、受光部10の第n列にある撮像用フォトダイオードSW_{B,m,n}で発生した電荷Q_{B,m,n}が第2信号処理部30_mにおいて処理されている期間とは、少なくとも一部が互いに重なっている。すなわち、第1信号処理部20_mおよび第2信号処理部30_mそれぞれの処理が並列的に行われる。このような並列処理が行われることにより、受光面10上のM×N個の画素の全てについて入射光強度を検出する時間が短縮され、単位時間当たりに撮像することができるフレーム数すなわちフレームレートが向上する。

【0047】次に、本実施形態に係る固体撮像装置1の変形例について説明する。図6は、本実施形態に係る固体撮像装置1の受光部10の変形例を示す図である。こ

の図に示される受光部10は、図2に示されたものと比較すると、第m行第n列に位置するモニタ用フォトダイオードPDA_{A,m,n}に対応して4つのFETトランジスタT_{1A,m,n}～T_{4A,m,n}が設けられている点で相違し、また、ビデオラインV_{L,A,m}に接続された定電流源12_mが設けられている点で相違している。

【0048】トランジスタT_{1A,m,n}のソース端子には一定電圧が供給されている。トランジスタT_{1A,m,n}のドレイン端子は、トランジスタT_{2A,m,n}のソース端子と接続されている。トランジスタT_{2A,m,n}のドレイン端子は、モニタ用フォトダイオードPDA_{A,m,n}のカソード端子と接続されている。撮像用フォトダイオードPDA_{A,m,n}のアノード端子は接地電位とされている。トランジスタT_{3A,m,n}のソース端子には一定電圧が供給されている。トランジスタT_{3A,m,n}のドレイン端子は、トランジスタT_{4A,m,n}のソース端子と接続されている。トランジスタT_{3A,m,n}のゲート端子は、トランジスタT_{1A,m,n}のドレイン端子と接続されている。トランジスタT_{4A,m,n}のドレイン端子は、ビデオラインV_{L,A,m}と接続されている。トランジスタT_{1A,m,n}、T_{2A,m,n}およびT_{4A,m,n}それぞれのゲート端子には、タイミング制御部50より出力される制御信号が入力する。

【0049】このように構成される受光部10のモニタ用フォトダイオードPDAは、いわゆるアクティブピクセルタイプのものであり、タイミング制御部50による制御の下に以下のように動作する。トランジスタT_{2A,m,n}およびT_{4A,m,n}それぞれのゲート端子に所定電圧が印加されることで、モニタ用フォトダイオードPDA_{A,m,n}で発生した電荷の量に応じた電圧値がビデオラインV_{L,A,m}へ出力される。また、トランジスタT_{1A,m,n}のゲート端子に所定電圧が印加されることで、ビデオラインV_{L,A,m}への出力が初期化される。このような図6に示される構成を受光部10が有する場合にも、第1信号処理部20_m、第2信号処理部30_mおよびA/D変換部40それぞれは上記と同様の構成を有し、固体撮像装置1は、同様の動作を行い、同様の効果を奏することができる。

【0050】図7は、本実施形態に係る固体撮像装置1の受光部10の変形例における各フォトダイオードの配置の説明図である。この図に示される受光部10は、図3に示されたものと比較すると、2行の撮像用フォトダイオードPDBに対して、1行のモニタ用フォトダイオードPDAが設けられている点で相違している。また、これに応じて、ビデオラインV_{L,A,m}および第1信号処理部20_mそれぞれも、2行の撮像用フォトダイオードPDBに対して1つずつ設けられている。すなわち、M×N個の撮像用フォトダイオードPDB_{m,n}が一定間隔で2次元配列されているのに対して、撮像用フォトダイオードPDB_{m,n}と撮像用フォトダイオードPDB_{m+1,n}との間に1つのモニタ用フォトダイオードPDA_{A,m,n}が

設けられている。また、第1信号処理部20_mから出力された第1信号に基づいて、第2信号処理部30_mの可変容量部の容量値が適切に設定されるだけでなく、第2信号処理部30_{m+1}の可変容量部の容量値も適切に設定される。

【0051】このように受光部10が構成される場合にも、第1信号処理部20_m、第2信号処理部30_mおよびA/D変換部40それぞれは上記と略同様の構成を有し、固体撮像装置1は、略同様の動作を行い、略同様の効果を奏すことができる。ただし、図3および図7それぞれに示されたものを互いに比較すると、図3に示されるように撮像用フォトダイオードPDAに対して1対1に対応してモニタ用フォトダイオードPDBが設けられている場合、受光部10へ入射する光の分布が画素位置に応じて急峻に変化するときであっても、出力飽和および感度低下の双方を回避して高精度の撮像を行うことができる。一方、図7に示されるように撮像用フォトダイオードPDAに対して多対1に対応してモニタ用フォトダイオードPDBが設けられている場合、受光部10の面積を小さくすることができ、或いは、受光部10の画素数を多くすることができる。

【0052】

【発明の効果】以上、詳細に説明したとおり、本発明によれば、第2信号処理部の可変容量部の容量値が入射光強度に応じて適切に設定されるので、高強度の光が入射した場合であっても、第2信号処理部より出力される電

圧値の飽和が回避され、また、低強度の光が入射した場合であっても、入射光強度の検出感度の低下が回避される。

【図面の簡単な説明】

【図1】本実施形態に係る固体撮像装置1の全体構成図である。

【図2】本実施形態に係る固体撮像装置1の一部構成図である。

【図3】本実施形態に係る固体撮像装置1の受光部10における各フォトダイオードの配置の説明図である。

【図4】本実施形態に係る固体撮像装置1の第1信号処理部20_mおよび第2信号処理部30_mそれぞれの回路図である。

【図5】本実施形態に係る固体撮像装置1の動作を説明するタイミングチャートである。

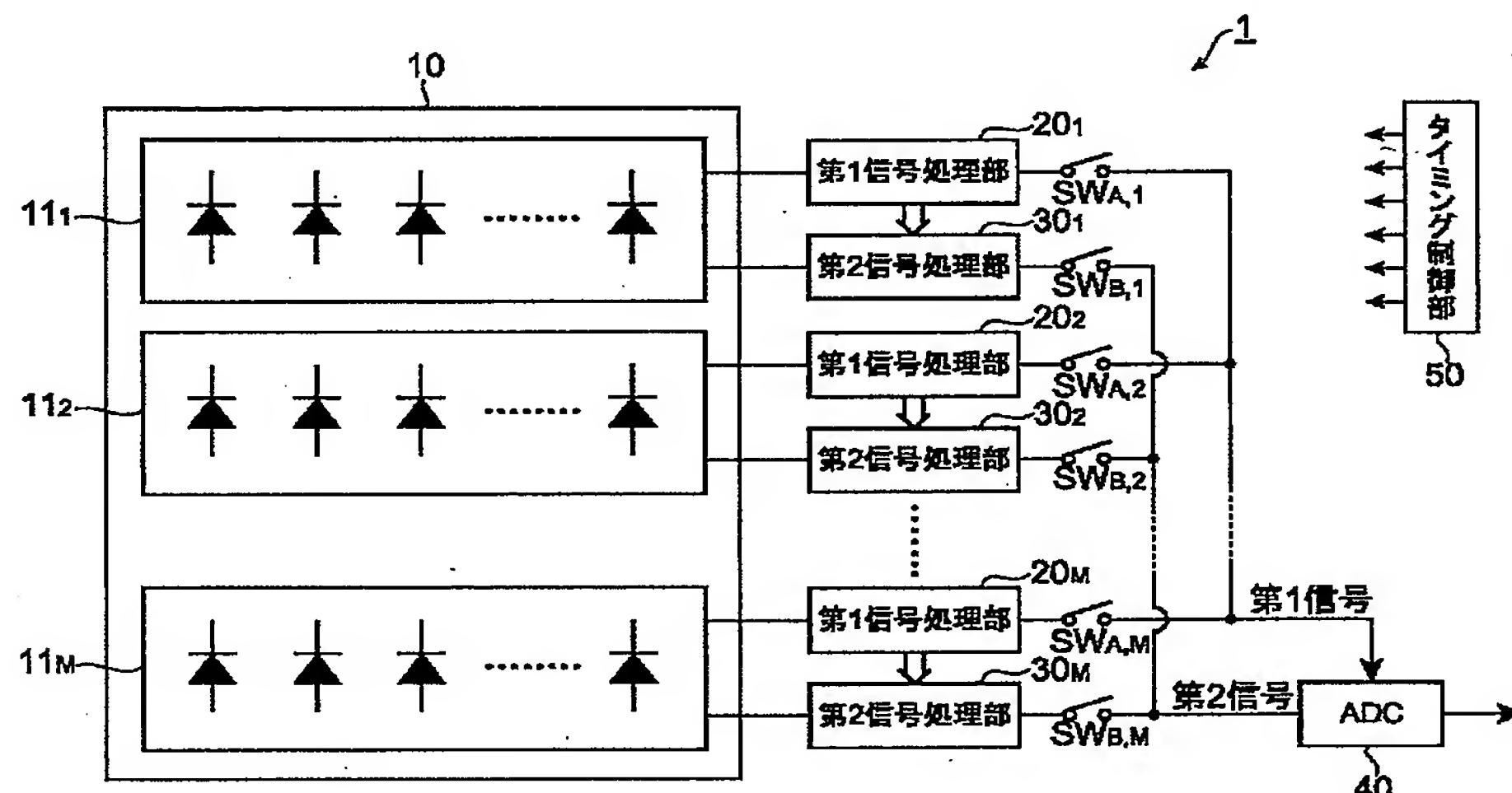
【図6】本実施形態に係る固体撮像装置1の受光部10の変形例を示す図である。

【図7】本実施形態に係る固体撮像装置1の受光部10の変形例における各フォトダイオードの配置の説明図である。

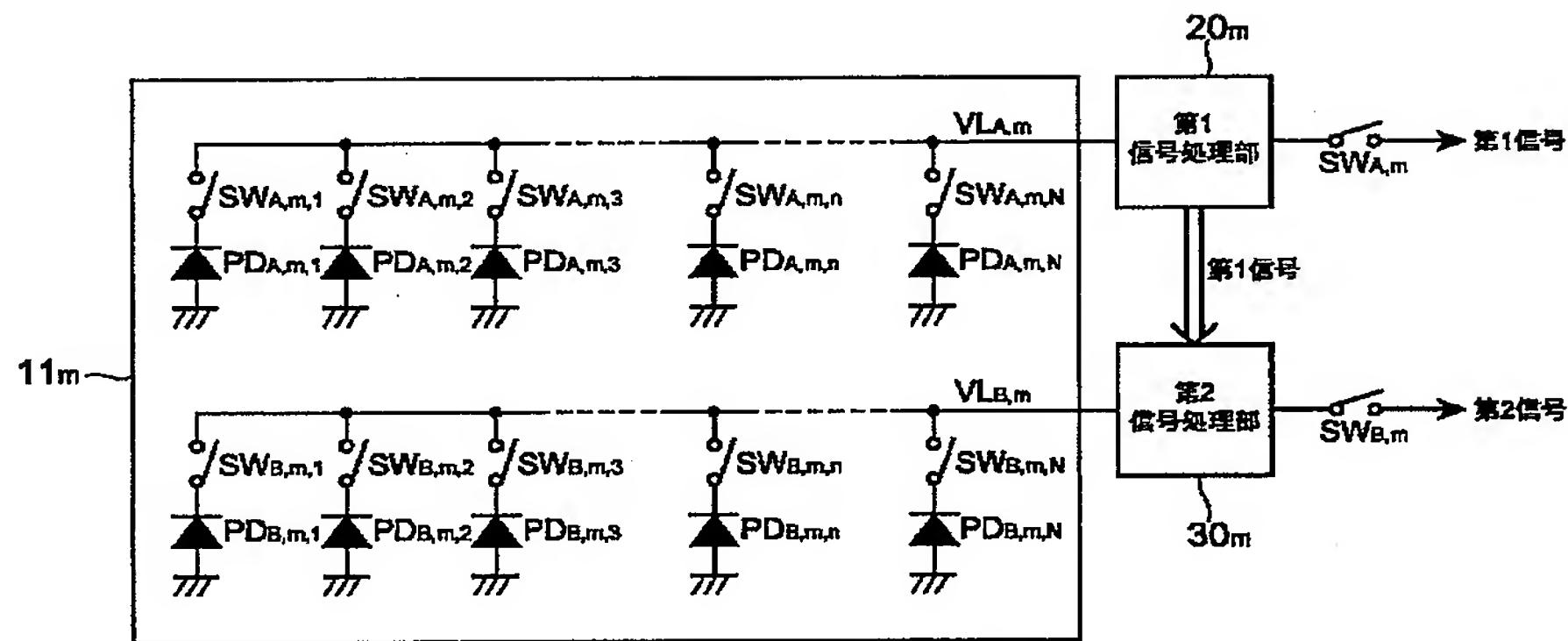
【符号の説明】

1…固体撮像装置、10…受光部、20₁～20_M…第1信号処理部、30₁～30_M…第2信号処理部、40…A/D変換部、50…タイミング制御部、PDA_{m,n}…モニタ用フォトダイオード、PDB_{m,n}…撮像用フォトダイオード。

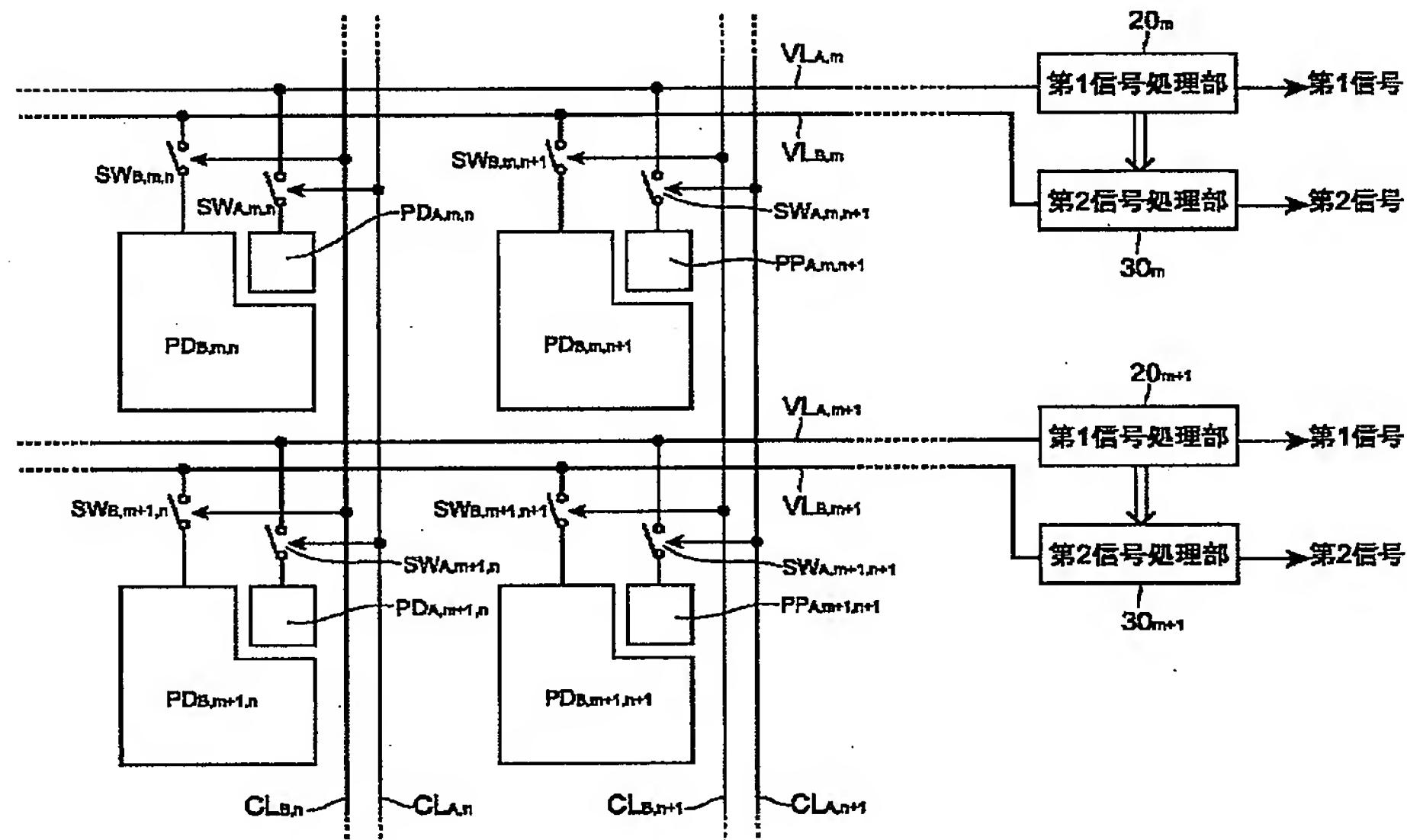
【図1】



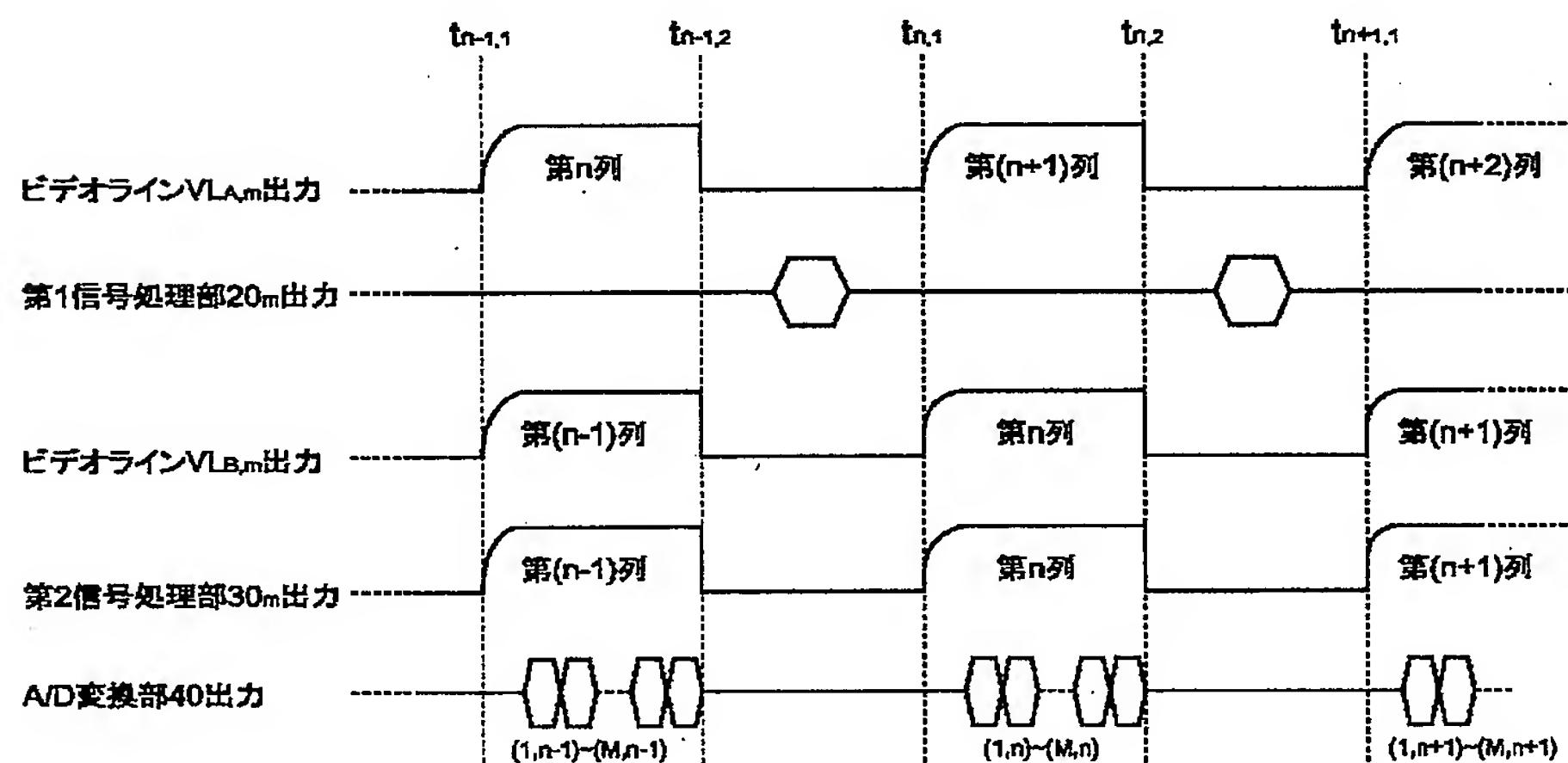
【図2】



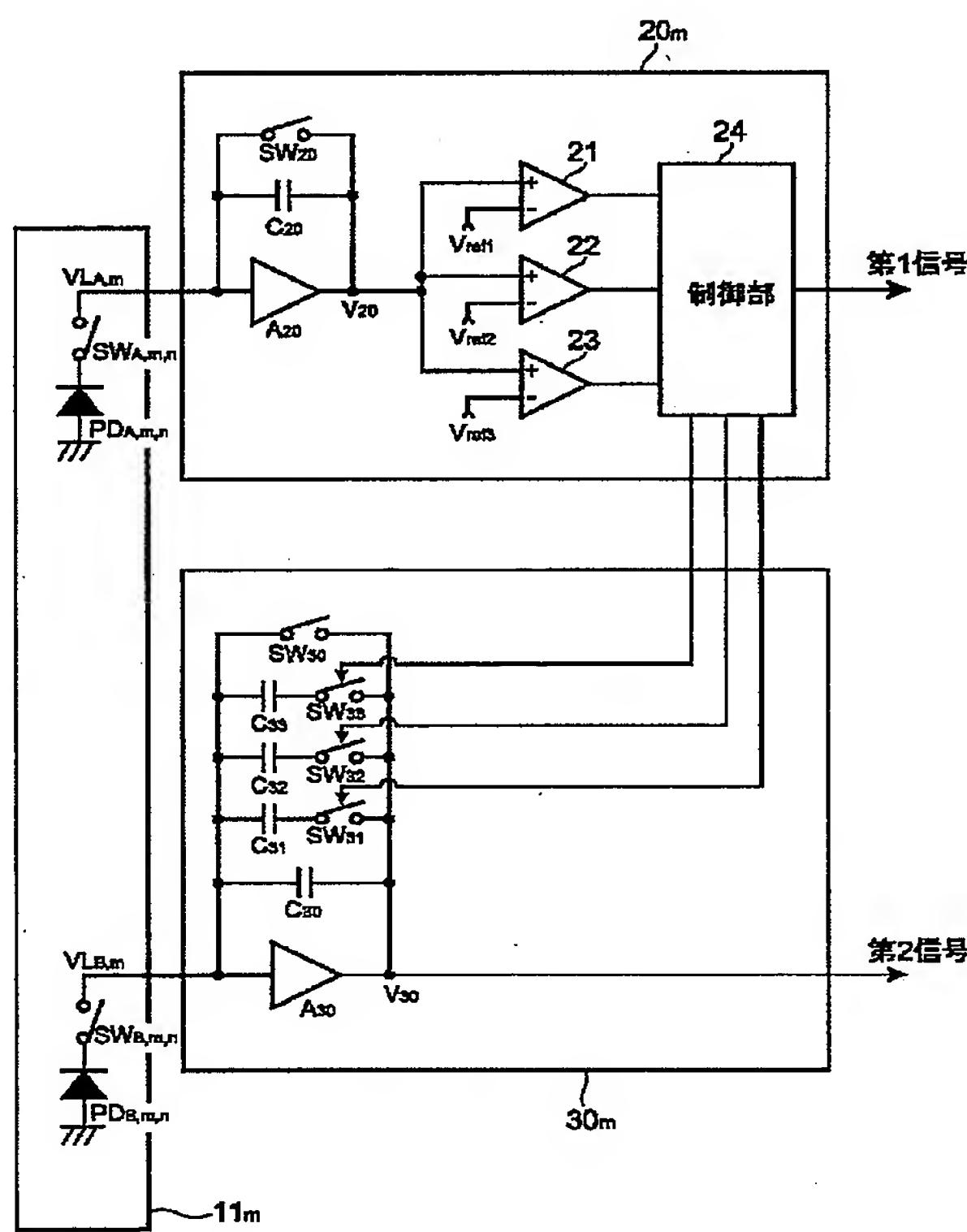
【図3】



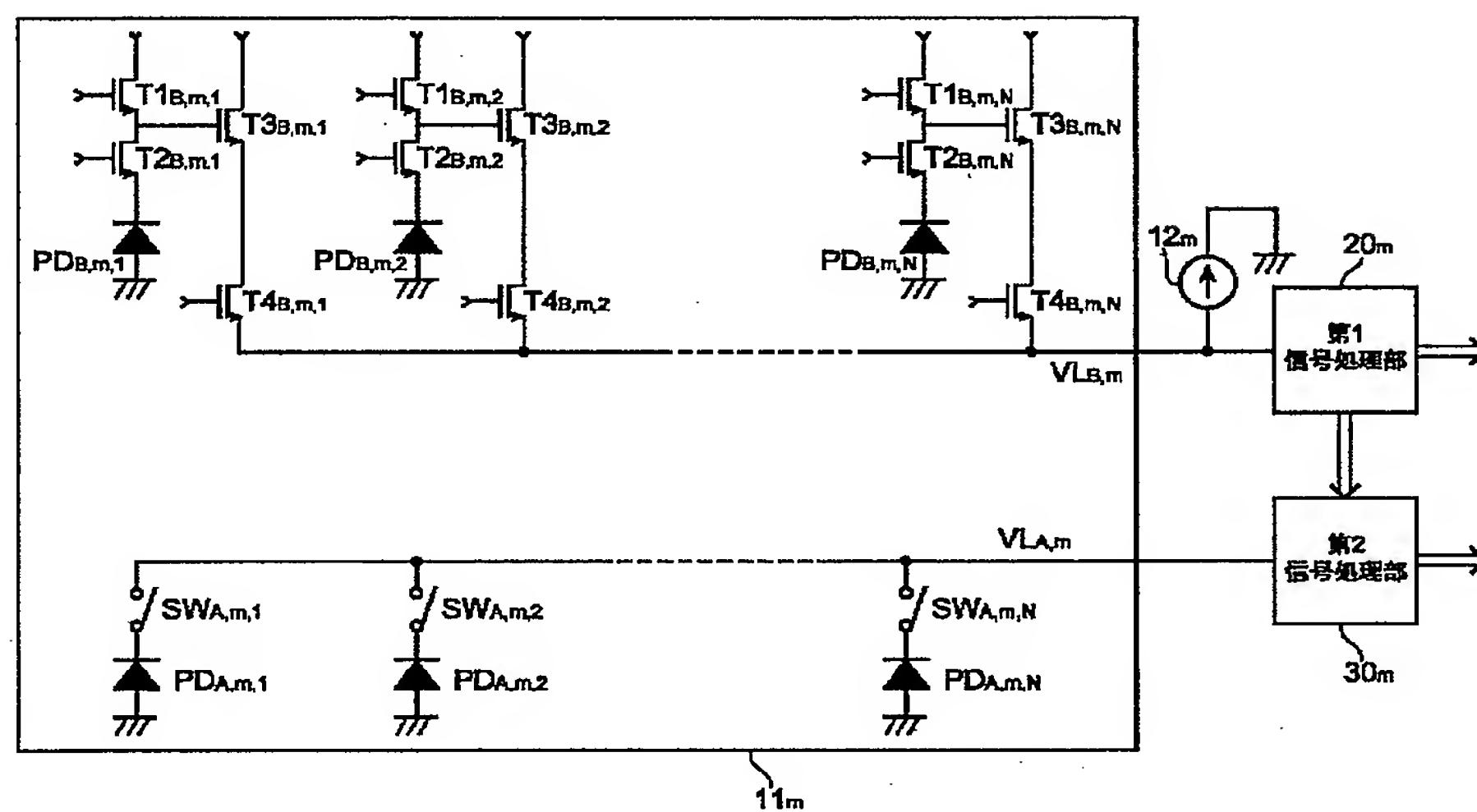
【図5】



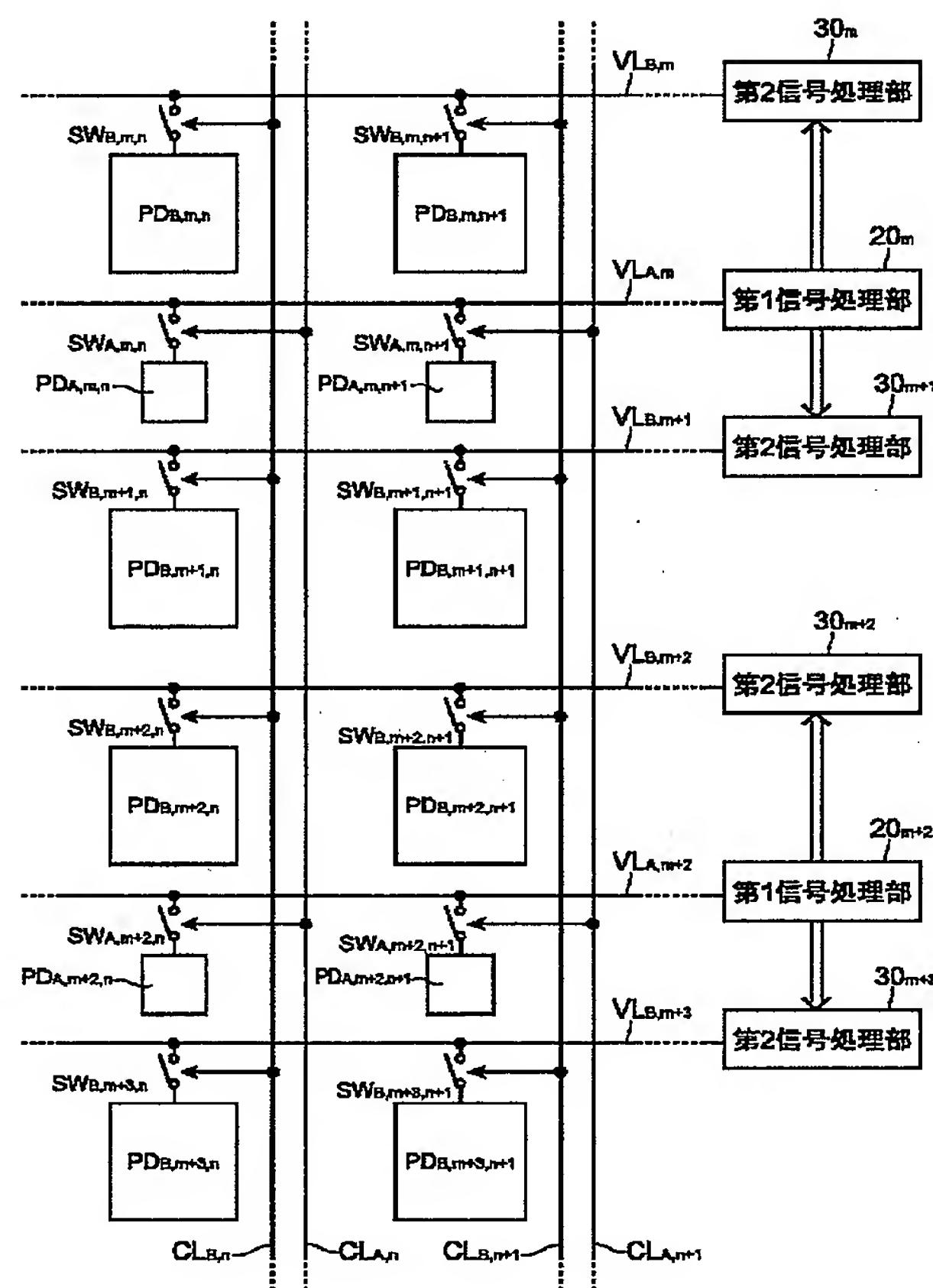
【図 4】



【図 6】



【図 7】



フロントページの続き

(72)発明者 水野 誠一郎

静岡県浜松市市野町1126番地の1 浜松木
トニクス株式会社内

F ターム(参考) 4M118 AA10 AB01 BA06 CA02 DD09

5C024 CX13 CX41 GX03 GX14 GX18
GY35 GZ50 HX35